65(C)02 Opcode table

MSB \ LSB	0	1	2	3	4	5	6	7	8	9	A	B	C	D	E	F
0	BRK	ORA (zp,X)			*TSB zp*	ORA zp	ASL zp	*RMB0 zp*	PHP	ORA #	ASL A		*TSB ab*	ORA ab	ASL ab	*BBR0 zp,rl*
1	BPL rl	ORA (zp),Y	*ORA (zp)*		*TRB zp*	ORA zp,X	ASL zp,X	*RMB1 zp*	CLC	ORA ab,Y	*INC A*		*TRB ab*	ORA ab,X	ASL ab,X	*BBR1 zp,rl*
2	JSR ab	AND (zp,X)			BIT zp	AND zp	ROL zp	*RMB2 zp*	PLP	AND #	ROL A		BIT ab	AND ab	ROL ab	*BBR2 zp,rl*
3	BMI rl	AND (zp),Y	*AND (zp)*		*BIT zp,X*	AND zp,X	ROL zp,X	*RMB3 zp*	SEC	AND ab,Y	*DEC A*		*BIT ab,X*	AND ab,X	ROL ab,X	*BBR3 zp,rl*
4	RTI	EOR (zp,X)				EOR zp	LSR zp	*RMB4 zp*	PHA	EOR #	LSR A		JMP ab	EOR ab	LSR ab	*BBR4 zp,rl*
5	BVC rl	EOR (zp),Y	*EOR (zp)*			EOR zp,X	LSR zp,X	*RMB5 zp*	CLI	EOR ab,Y	*PHY*			EOR ab,X	LSR ab,X	*BBR5 zp,rl*
6	RTS	ADC (zp,X)			*STZ zp*	ADC zp	ROR zp	*RMB6 zp*	PLA	ADC #	ROR A		JMP (ab)	ADC ab	ROR ab	*BBR6 zp,rl*
7	BVS rl	ADC (zp),Y	*ADC (zp)*		*STZ zp,X*	ADC zp,X	ROR zp,X	*RMB7 zp*	SEI	ADC ab,Y	*PLY*		*JMP (ab,X)*	ADC ab,X	ROR ab,X	*BBR7 zp,rl*
8	*BRA rl*	STA (zp,X)			STY zp	STA zp	STX zp	*SMB0 zp*	DEY	*BIT #*	TXA		STY ab	STA ab	STX ab	*BBS0 zp,rl*
9	BCC rl	STA (zp),Y	*STA (zp)*		STY zp,X	STA zp,X	STX zp,Y	*SMB1 zp*	TYA	STA ab,Y	TXS		*STZ ab*	STA ab,X	*STZ ab,X*	*BBS1 zp,rl*
A	LDY #	LDA (zp,X)	LDX #		LDY zp	LDA zp	LDX zp	*SMB2 zp*	TAY	LDA #	TAX		LDY ab	LDA ab	LDX ab	*BBS2 zp,rl*
B	BCS rl	LDA (zp),Y	*LDA (zp)*		LDY zp,X	LDA zp,X	LDX zp,Y	*SMB3 zp*	CLV	LDA ab,Y	TSX		LDY ab,X	LDA ab,X	LDX ab,Y	*BBS3 zp,rl*
C	CPY #	CMP (zp,X)			CPY zp	CMP zp	DEC zp	*SMB4 zp*	INY	CMP #	DEX		CPY ab	CMP ab	DEC ab	*BBS4 zp,rl*
D	BNE rl	CMP (zp),Y	*CMP (zp)*			CMP zp,X	DEC zp,X	*SMB5 zp*	CLD	CMP ab,Y	*PHX*			CMP ab,X	DEC ab,X	*BBS5 zp,rl*
E	CPX #	SBC (zp,X)			CPX zp	SBC zp	INC zp	*SMB6 zp*	INX	SBC #	NOP		CPX ab	SBC ab	INC ab	*BBS6 zp,rl*
F	BEQ rl	SBC (zp),Y	*SBC (zp)*			SBC zp,X	INC zp,X	*SMB7 zp*	SED	SBC ab,Y	*PLX*			SBC ab,X	INC ab,X	*BBS7 zp,rl*

65(C)02 Addressing modes

–	Implied
A	Accumulator
#	Immediate
zp	Zero-page
zp,X	Zero-page X indexed
zp,Y	Zero-page Y indexed
(zp)	*Zero page indirect*
(zp,X)	Zero-page X indexed indirect
(zp),Y	Zero-page indirect, Y indexed
ab	Absolute
ab,X	Absolute X indexed
ab,Y	Absolute Y indexed
(ab)	Absolute indirect
(ab,X)	*Absolute X indexed indirect*
rl	Relative
zp,rl	*Zero-page relative*

65C02 Specific Opcodes

BBR0 zp,rl	*BBR1 zp,rl*	*BBR2 zp,rl*	*BBR3 zp,rl*	*BBR4 zp,rl*	*BBR5 zp,rl*	*BBR6 zp,rl*	*BBR7 zp,rl*
BBS0 zp,rl	*BBS1 zp,rl*	*BBS2 zp,rl*	*BBS3 zp,rl*	*BBS4 zp,rl*	*BBS5 zp,rl*	*BBS6 zp,rl*	*BBS7 zp,rl*
RMB0 zp	*RMB1 zp*	*RMB2 zp*	*RMB3 zp*	*RMB4 zp*	*RMB5 zp*	*RMB6 zp*	*RMB7 zp*
SMB0 zp	*SMB1 zp*	*SMB2 zp*	*SMB3 zp*	*SMB4 zp*	*SMB5 zp*	*SMB6 zp*	*SMB7 zp*
STZ zp	*STZ zp,X*	*STZ ab*	*STZ ab,X*				
BIT #	*BIT zp,X*	*BIT ab,X*					
TSB zp	*TSB ab*						
TRB zp	*TRB ab*						
INC A	*DEC A*						
PHY	*PLY*						
PHX	*PLX*						
STA (zp)	*LDA (zp)*	*ADC (zp)*	*SBC (zp)*	*ORA (zp)*	*AND (zp)*	*EOR (zp)*	*CMP (zp)*
JMP (ab,X)							
BRA rl							

	–	A	#	zp	zp,X	zp,Y	*(zp)*	(zp,X)	(zp),Y	ab	ab,X	ab,Y	(ab)	*(ab,X)*	rl	*zp,rl*
ADC	·	·	69	65	75	·	*72*	61	71	6D	7D	79	·	·	·	·
AND	·	·	29	25	35	·	*32*	21	31	2D	3D	39	·	·	·	·
ASL	·	0A	·	06	16	·	·	·	·	0E	1E	·	·	·	·	·
BBR0	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·	*0F*
BBR1	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·	*1F*
BBR2	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·	*2F*
BBR3	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·	*3F*
BBR4	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·	*4F*
BBR5	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·	*5F*
BBR6	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·	*6F*
BBR7	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·	*7F*
BBS0	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·	*8F*
BBS1	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·	*9F*
BBS2	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·	*AF*
BBS3	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·	*BF*
BBS4	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·	*CF*
BBS5	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·	*DF*
BBS6	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·	*EF*
BBS7	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·	*FF*
BCC	·	·	·	·	·	·	·	·	·	·	·	·	·	·	90	·
BCS	·	·	·	·	·	·	·	·	·	·	·	·	·	·	B0	·
BEQ	·	·	·	·	·	·	·	·	·	·	·	·	·	·	F0	·
BIT	·	·	*89*	24	*34*	·	·	·	·	2C	*3C*	·	·	·	·	·
BMI	·	·	·	·	·	·	·	·	·	·	·	·	·	·	30	·
BNE	·	·	·	·	·	·	·	·	·	·	·	·	·	·	D0	·
BPL	·	·	·	·	·	·	·	·	·	·	·	·	·	·	10	·
BRA	·	·	·	·	·	·	·	·	·	·	·	·	·	·	*80*	·
BRK	00	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
BVC	·	·	·	·	·	·	·	·	·	·	·	·	·	·	50	·
BVS	·	·	·	·	·	·	·	·	·	·	·	·	·	·	70	·
CLC	18	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
CLD	D8	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
CLI	58	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
CLV	B8	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
CMP	·	·	C9	C5	D5	·	*D2*	C1	D1	CD	DD	D9	·	·	·	·
CPX	·	·	E0	E4	·	·	·	·	·	EC	·	·	·	·	·	·
CPY	·	·	C0	C4	·	·	·	·	·	CC	·	·	·	·	·	·
DEC	·	*3A*	·	C6	D6	·	·	·	·	CE	DE	·	·	·	·	·
DEX	CA	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
DEY	88	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
EOR	·	·	49	45	55	·	*52*	41	51	4D	5D	59	·	·	·	·
INC	·	*1A*	·	E6	F6	·	·	·	·	EE	FE	·	·	·	·	·
INX	E8	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
INY	C8	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
JMP	·	·	·	·	·	·	·	·	·	4C	·	·	6C	*7C*	·	·
JSR	·	·	·	·	·	·	·	·	·	20	·	·	·	·	·	·
LDA	·	·	A9	A5	B5	·	*B2*	A1	B1	AD	BD	B9	·	·	·	·
LDX	·	·	A2	A6	·	B6	·	·	·	AE	·	BE	·	·	·	·

	–	A	#	zp	zp,X	zp,Y	*(zp)*	(zp,X)	(zp),Y	ab	ab,X	ab,Y	(ab)	*(ab,X)*	rl	*zp,rl*
LDY	·	·	A0	A4	B4	·	·	·	·	AC	BC	·	·	·	·	·
LSR	·	4A	·	46	56	·	·	·	·	4E	5E	·	·	·	·	·
NOP	EA	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
ORA	·	·	09	05	15	·	*12*	01	11	0D	1D	19	·	·	·	·
PHA	48	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
PHP	08	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
PHX	*DA*	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
PHY	*5A*	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
PLA	68	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
PLP	28	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
PLX	*FA*	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
PLY	*7A*	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
RMB0	·	·	·	*07*	·	·	·	·	·	·	·	·	·	·	·	·
RMB1	·	·	·	*17*	·	·	·	·	·	·	·	·	·	·	·	·
RMB2	·	·	·	*27*	·	·	·	·	·	·	·	·	·	·	·	·
RMB3	·	·	·	*37*	·	·	·	·	·	·	·	·	·	·	·	·
RMB4	·	·	·	*47*	·	·	·	·	·	·	·	·	·	·	·	·
RMB5	·	·	·	*57*	·	·	·	·	·	·	·	·	·	·	·	·
RMB6	·	·	·	*67*	·	·	·	·	·	·	·	·	·	·	·	·
RMB7	·	·	·	*77*	·	·	·	·	·	·	·	·	·	·	·	·
ROL	·	2A	·	26	36	·	·	·	·	2E	3E	·	·	·	·	·
ROR	·	6A	·	66	76	·	·	·	·	6E	7E	·	·	·	·	·
RTI	40	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
RTS	60	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
SBC	·	·	E9	E5	F5	·	*F2*	E1	F1	ED	FD	F9	·	·	·	·
SEC	38	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
SED	F8	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
SEI	78	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
SMB0	·	·	·	*87*	·	·	·	·	·	·	·	·	·	·	·	·
SMB1	·	·	·	*97*	·	·	·	·	·	·	·	·	·	·	·	·
SMB2	·	·	·	*A7*	·	·	·	·	·	·	·	·	·	·	·	·
SMB3	·	·	·	*B7*	·	·	·	·	·	·	·	·	·	·	·	·
SMB4	·	·	·	*C7*	·	·	·	·	·	·	·	·	·	·	·	·
SMB5	·	·	·	*D7*	·	·	·	·	·	·	·	·	·	·	·	·
SMB6	·	·	·	*E7*	·	·	·	·	·	·	·	·	·	·	·	·
SMB7	·	·	·	*F7*	·	·	·	·	·	·	·	·	·	·	·	·
STA	·	·	·	85	95	·	*92*	81	91	8D	9D	99	·	·	·	·
STX	·	·	·	86	·	96	·	·	·	8E	·	·	·	·	·	·
STY	·	·	·	84	94	·	·	·	·	8C	·	·	·	·	·	·
STZ	·	·	·	*64*	*74*	·	·	·	·	*9C*	*9E*	·	·	·	·	·
TAX	AA	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
TAY	A8	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
TRB	·	·	·	*14*	·	·	·	·	·	*1C*	·	·	·	·	·	·
TSB	·	·	·	*04*	·	·	·	·	·	*0C*	·	·	·	·	·	·
TSX	BA	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
TXA	8A	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
TXS	9A	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·
TYA	98	·	·	·	·	·	·	·	·	·	·	·	·	·	·	·